

Контрольні запитання до лекції «Однотактний процесор»

1. Чим визначається архітектурний стан процесора MIPS?
2. З яких частин складається мікроархітектура процесора? Дайте аналіз.
3. Поясніть функцію лічильника команд.
4. Які порти містять пам'ять команд, регістровий файл та пам'ять даних?
5. Поясніть виконання процесором команди типу lw.
6. Поясніть, як відбувається визначення процесором наступної команди виконання.
7. Поясніть процес запису даних у пам'ять.
8. Яка відмінність у виконанні команд типу R - add, sub, and, or, i slt?
9. Яку функцію виконують мультиплексори в тракті даних?
10. Поясніть виконання процесором команди типу beq.
11. Чому в однотактному процесорі використано два суматори?
12. Для чого призначений однотактний пристрій управління?