

I. Контрольні запитання до лекції «Покращені мікроархітектури»

1. Що означає поняття «довгий конвеєр»?
2. Чому виникає необхідність обмежувати максимальну кількість стадій конвеєра?
3. Що означає статичне прогнозування переходів? Дайте аналіз.
4. Поясніть суть динамічного прогнозування переходів (dynamic branch predictors).
5. Що означає двохбітне динамічне прогнозування переходів?
6. У чому особливість тракту даних суперскалярного процесора?
7. Які недоліки мають суперскалярні процесори?
8. Поясніть суть технології SIMD.